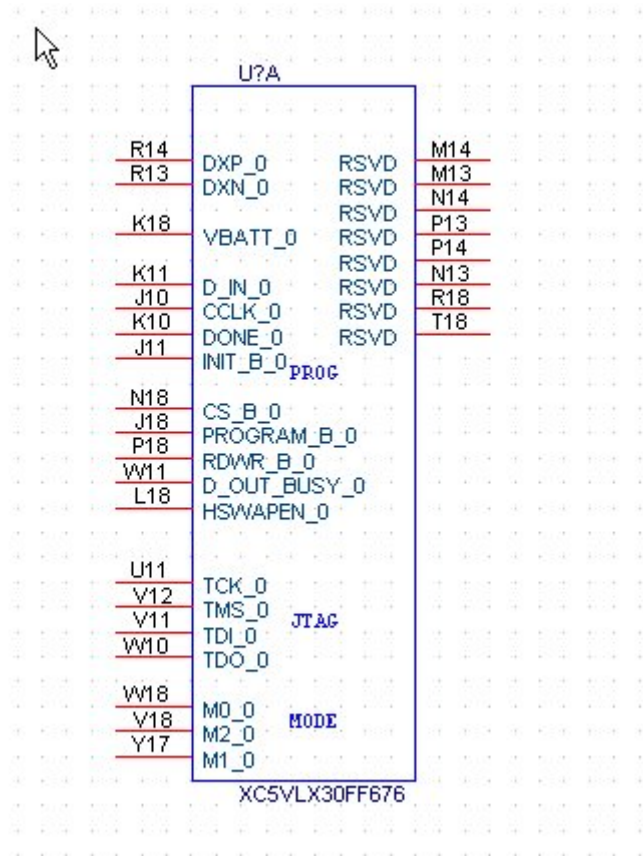


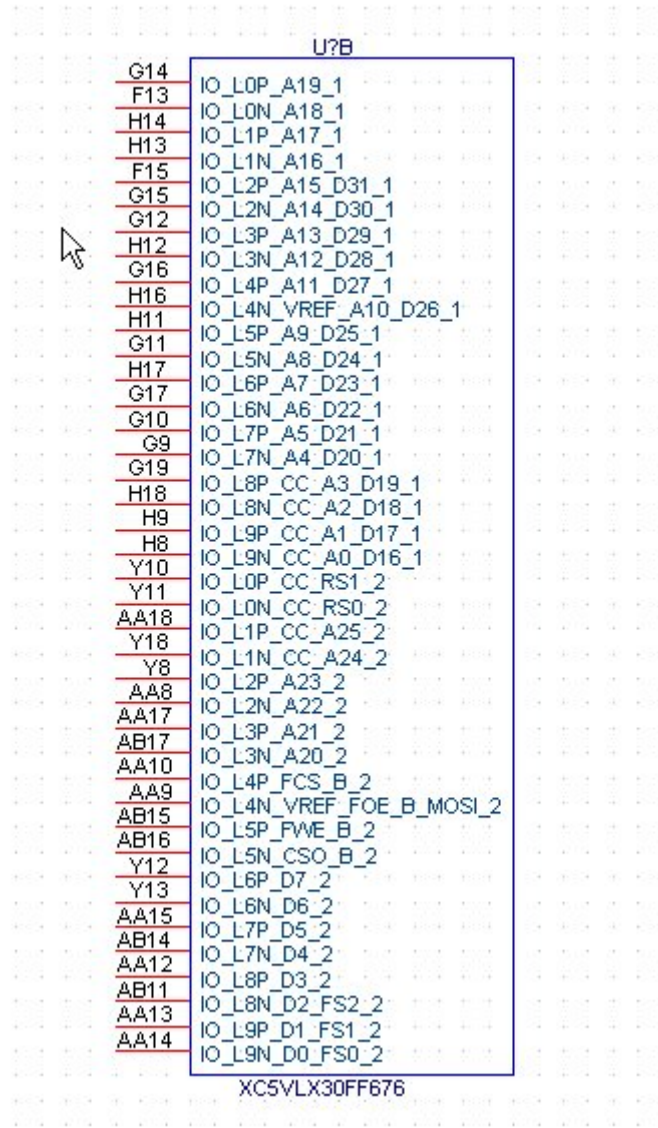
Schematic Symbol for XC5VLX30 FF676

The Schematic symbols consists of 14 heterogeneous parts that are listed below:

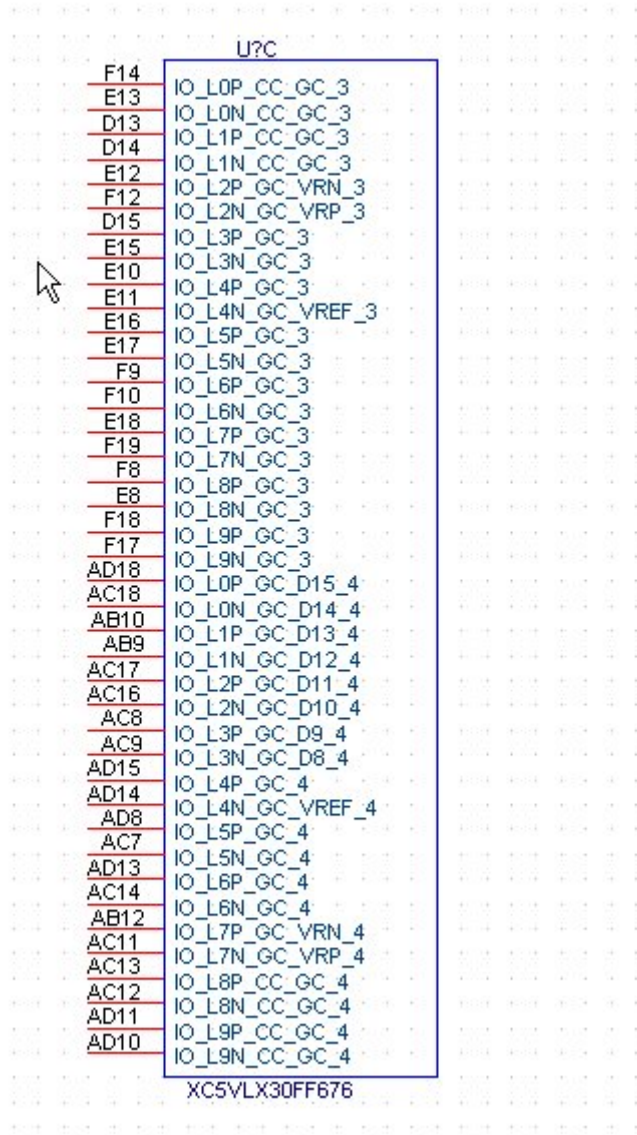
1. Programming Interface



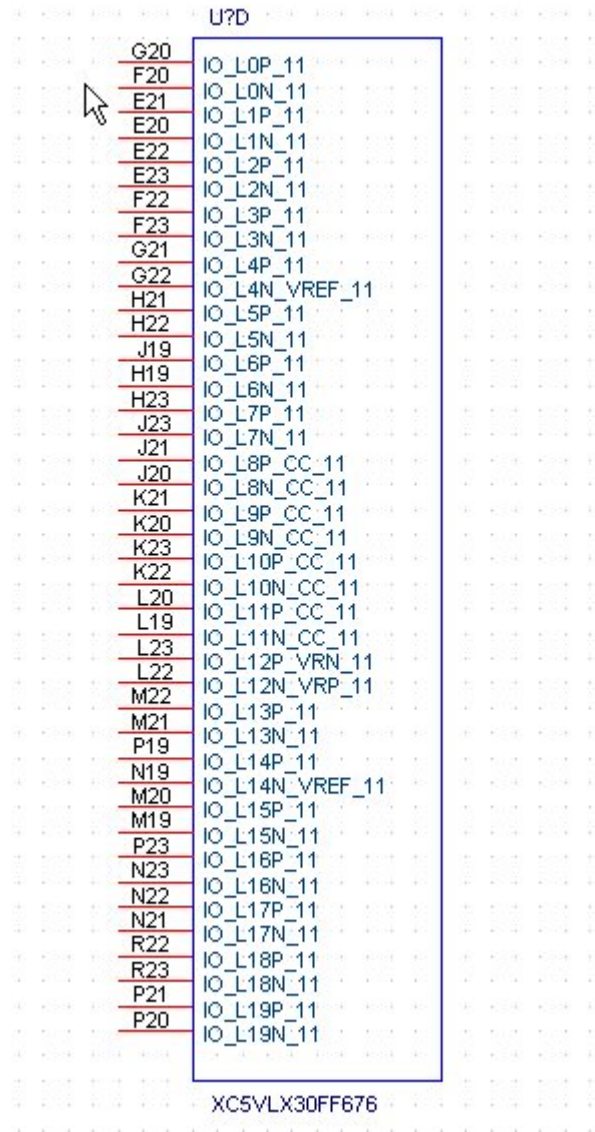
2. I/O Banks 1 and 2



3. I/O Banks 3 and 4



4. I/O Bank 11

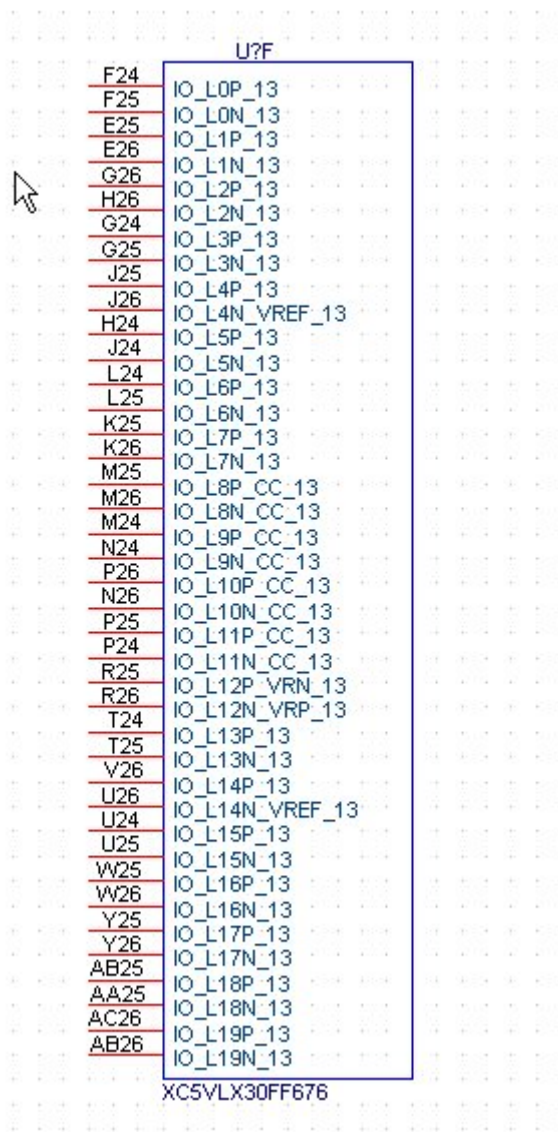


5. I/O Bank 12

U?E	
E7	IO_L0P_12
F7	IO_L0N_12
E6	IO_L1P_12
E5	IO_L1N_12
G6	IO_L2P_12
G7	IO_L2N_12
F5	IO_L3P_12
F4	IO_L3N_12
J6	IO_L4P_12
H7	IO_L4N_VREF_12
H6	IO_L5P_12
G5	IO_L5N_12
H4	IO_L6P_12
G4	IO_L6N_12
J5	IO_L7P_12
J4	IO_L7N_12
K6	IO_L8P_CC_12
K7	IO_L8N_CC_12
L7	IO_L9P_CC_12
M7	IO_L9N_CC_12
K5	IO_L10P_CC_12
L5	IO_L10N_CC_12
L4	IO_L11P_CC_12
L3	IO_L11N_CC_12
M5	IO_L12P_VRN_12
M6	IO_L12N_VRP_12
N7	IO_L13P_12
N6	IO_L13N_12
P3	IO_L14P_12
N3	IO_L14N_VREF_12
M4	IO_L15P_12
N4	IO_L15N_12
P5	IO_L16P_12
P4	IO_L16N_12
R3	IO_L17P_12
T3	IO_L17N_12
R6	IO_L18P_12
R5	IO_L18N_12
P6	IO_L19P_12
R7	IO_L19N_12

XC5VLX30FF676

6. I/O Bank 13



7. I/O Bank 14

	U?G
E2	IO_L0P_14
E1	IO_L0N_14
F3	IO_L1P_14
E3	IO_L1N_14
G1	IO_L2P_14
H1	IO_L2N_14
F2	IO_L3P_14
G2	IO_L3N_14
K3	IO_L4P_14
K2	IO_L4N_VREF_14
H3	IO_L5P_14
J3	IO_L5N_14
L2	IO_L6P_14
K1	IO_L6N_14
J1	IO_L7P_14
H2	IO_L7N_14
M1	IO_L8P_CC_14
N1	IO_L8N_CC_14
M2	IO_L9P_CC_14
N2	IO_L9N_CC_14
P1	IO_L10P_CC_14
R1	IO_L10N_CC_14
T2	IO_L11P_CC_14
R2	IO_L11N_CC_14
U2	IO_L12P_VRN_14
U1	IO_L12N_VRP_14
V2	IO_L13P_14
V1	IO_L13N_14
Y1	IO_L14P_14
W1	IO_L14N_VREF_14
AA2	IO_L15P_14
Y2	IO_L15N_14
AB2	IO_L16P_14
AB1	IO_L16N_14
AC2	IO_L17P_14
AC1	IO_L17N_14
AE1	IO_L18P_14
AD1	IO_L18N_14
AF2	IO_L19P_14
AE2	IO_L19N_14

XC5VLX30FF676

8. I/O Bank 15

	U?H
C14	IO_L0P_15
B14	IO_L0N_15
A14	IO_L1P_15
A15	IO_L1N_15
B15	IO_L2P_15
B16	IO_L2N_15
D16	IO_L3P_15
C16	IO_L3N_15
D18	IO_L4P_15
C17	IO_L4N_VREF_15
B17	IO_L5P_15
A17	IO_L5N_15
A18	IO_L6P_15
A19	IO_L6N_15
B19	IO_L7P_15
C18	IO_L7N_15
A20	IO_L8P_CC_15
B20	IO_L8N_CC_15
C19	IO_L9P_CC_15
D19	IO_L9N_CC_15
D21	IO_L10P_CC_15
D20	IO_L10N_CC_15
C21	IO_L11P_CC_15
B21	IO_L11N_CC_15
D23	IO_L12P_VRN_15
C22	IO_L12N_VRP_15
B22	IO_L13P_15
A22	IO_L13N_15
A23	IO_L14P_15
A24	IO_L14N_VREF_15
B24	IO_L15P_15
C23	IO_L15N_15
D24	IO_L16P_15
C24	IO_L16N_15
B25	IO_L17P_15
A25	IO_L17N_15
B26	IO_L18P_15
C26	IO_L18N_15
D26	IO_L19P_15
D25	IO_L19N_15

XC5VLX30FF676

9. I/O Bank 16

Pin	Signal
D11	IO_L0P_16
D10	IO_L0N_16
C11	IO_L1P_16
C12	IO_L1N_16
C13	IO_L2P_16
B12	IO_L2N_16
A13	IO_L3P_16
A12	IO_L3N_16
C9	IO_L4P_16
D9	IO_L4N_VREF_16
B9	IO_L5P_16
B10	IO_L5N_16
B11	IO_L6P_16
A10	IO_L6N_16
A9	IO_L7P_16
A8	IO_L7N_16
D8	IO_L8P_CC_16
C8	IO_L8N_CC_16
B7	IO_L9P_CC_16
A7	IO_L9N_CC_16
D5	IO_L10P_CC_16
D6	IO_L10N_CC_16
C6	IO_L11P_CC_16
C7	IO_L11N_CC_16
A4	IO_L12P_VRN_16
A5	IO_L12N_VRP_16
B5	IO_L13P_16
B6	IO_L13N_16
D3	IO_L14P_16
D4	IO_L14N_VREF_16
C4	IO_L15P_16
B4	IO_L15N_16
C2	IO_L16P_16
C3	IO_L16N_16
A2	IO_L17P_16
A3	IO_L17N_16
D1	IO_L18P_16
C1	IO_L18N_16
B1	IO_L19P_16
B2	IO_L19N_16

XC5VLX30FF676

10. I/O Bank 17

U?J	
T23	IO_L0P_17
T22	IO_L0N_17
R21	IO_L1P_17
R20	IO_L1N_17
T20	IO_L2P_17
T19	IO_L2N_17
U22	IO_L3P_17
U21	IO_L3N_17
W24	IO_L4P_17
W23	IO_L4N_VREF_17
V24	IO_L5P_17
V23	IO_L5N_17
AA23	IO_L6P_17
AA24	IO_L6N_17
Y23	IO_L7P_17
Y22	IO_L7N_17
AC23	IO_L8P_CC_17
AC22	IO_L8N_CC_17
AB24	IO_L9P_CC_17
AC24	IO_L9N_CC_17
AB22	IO_L10P_CC_17
AA22	IO_L10N_CC_17
AC21	IO_L11P_CC_17
AB21	IO_L11N_CC_17
V21	IO_L12P_VRN_17
V22	IO_L12N_VRP_17
W21	IO_L13P_17
W20	IO_L13N_17
U19	IO_L14P_17
U20	IO_L14N_VREF_17
V19	IO_L15P_17
W19	IO_L15N_17
Y21	IO_L16P_17
Y20	IO_L16N_17
AD19	IO_L17P_17
AC19	IO_L17N_17
AB20	IO_L18P_17
AB19	IO_L18N_17
AA20	IO_L19P_17
AA19	IO_L19N_17

XC5VLX30FF676

11. I/O Bank 18

U?K	
V3	IO_L0P_18
U4	IO_L0N_18
T5	IO_L1P_18
T4	IO_L1N_18
T7	IO_L2P_18
U7	IO_L2N_18
U5	IO_L3P_18
U3	IO_L3N_18
V4	IO_L4P_18
W4	IO_L4N_VREF_18
W3	IO_L5P_18
Y3	IO_L5N_18
V6	IO_L6P_18
V7	IO_L6N_18
W5	IO_L7P_18
W6	IO_L7N_18
Y6	IO_L8P_CC_18
Y5	IO_L8N_CC_18
AA4	IO_L9P_CC_18
AA5	IO_L9N_CC_18
Y7	IO_L10P_CC_18
AA7	IO_L10N_CC_18
AB4	IO_L11P_CC_18
AA3	IO_L11N_CC_18
AC4	IO_L12P_VRN_18
AC3	IO_L12N_VRP_18
AD4	IO_L13P_18
AD3	IO_L13N_18
AB6	IO_L14P_18
AB5	IO_L14N_VREF_18
AC6	IO_L15P_18
AB7	IO_L15N_18
AF3	IO_L16P_18
AE3	IO_L16N_18
AD6	IO_L17P_18
AD5	IO_L17N_18
AF5	IO_L18P_18
AF4	IO_L18N_18
AE6	IO_L19P_18
AE5	IO_L19N_18

XC5VLX30FF676

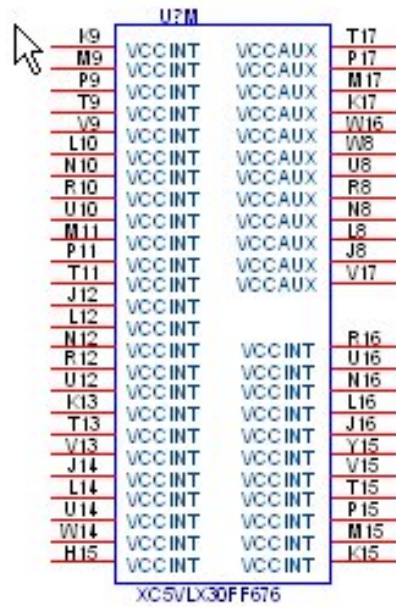
12. Ground

U7L

A1	GND	GND	AF26
F1	GND	GND	AA26
L1	GND	GND	T26
T1	GND	GND	L26
AA1	GND	GND	F26
AF1	GND	GND	AC26
D2	GND	GND	AC25
P2	GND	GND	N25
AD2	GND	GND	C25
B3	GND	GND	Y24
G3	GND	GND	K24
M3	GND	GND	U23
U3	GND	GND	G23
K4	GND	GND	AD22
Y4	GND	GND	P22
AE4	GND	GND	D22
C5	GND	GND	AF21
N5	GND	GND	AA21
AC5	GND	GND	L21
A6	GND	GND	AC1
F6	GND	GND	V20
T6	GND	GND	H20
AF6	GND	GND	AE19
J7	GND	GND	Y19
P7	GND	GND	R19
W7	GND	GND	K19
B8	GND	GND	E19
I8	GND	GND	AB18
M8	GND	GND	U18
P8	GND	GND	M18
T8	GND	GND	G18
V8	GND	GND	B18
AB8	GND	GND	W17
E9	GND	GND	U17
J9	GND	GND	R17
L9	GND	GND	N17
N9	GND	GND	L17
R9	GND	GND	J17
U9	GND	GND	AF16
W9	GND	GND	Y16
AE9	GND	GND	V16
H10	GND	GND	T16
M10	GND	GND	P16
P10	GND	GND	M16
T10	GND	GND	K16
V10	GND	GND	F16
A11	GND	GND	A16
L11	GND	GND	AC15
N11	GND	GND	W15
R11	GND	GND	U15
AA11	GND	GND	R15
AF11	GND	GND	N15
D12	GND	GND	L15
K12	GND	GND	J15
M12	GND	GND	C15
P12	GND	GND	AE14
T12	GND	GND	Y14
AD12	GND	GND	V14
B13	GND	GND	T14
G13	GND	GND	K14
J13	GND	GND	W13
L13	GND	GND	U13
	GND	GND	

XC5VLX30FF676

13. Power (VCCINT and VCCAUX)



14. VCCO

	U?N
Y9	VCCO_0
W12	VCCO_0
C10	VCCO_1
F11	VCCO_1
AA16	VCCO_2
AD17	VCCO_2
E14	VCCO_3
D17	VCCO_3
AC10	VCCO_4
AB13	VCCO_4
F21	VCCO_11
J22	VCCO_11
H25	VCCO_11
J2	VCCO_12
H5	VCCO_12
L6	VCCO_12
N20	VCCO_13
M23	VCCO_13
R24	VCCO_13
W2	VCCO_14
R4	VCCO_14
V5	VCCO_14
C20	VCCO_15
B23	VCCO_15
E24	VCCO_15
E4	VCCO_16
D7	VCCO_16
G8	VCCO_16
T21	VCCO_17
W22	VCCO_17
V25	VCCO_17
AB3	VCCO_18
AA6	VCCO_18
AD7	VCCO_18

XC5VLX30FF676

15. Revision History

	Revision	Date	By	Comments
1	1.01	Jan 07, 2007	MD	Initial Release