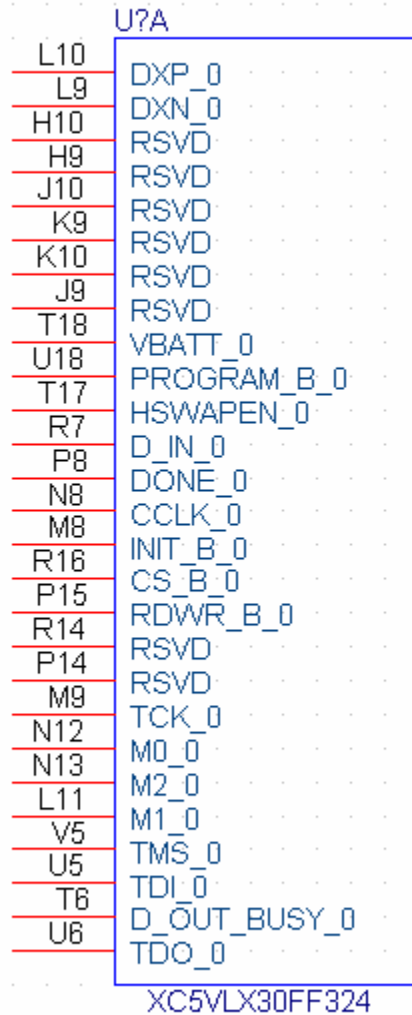


Schematic Symbol for XC5VLX30FF324

The symbol consists of 7 heterogeneous parts, each of them listed below:

1. Programming Interface



2. I/O Banks 1 and 2

U?B	
F11	IO_L0P_A19_1
G11	IO_L0N_A18_1
G10	IO_L1P_A17_1
F9	IO_L1N_A16_1
E12	IO_L2P_A15_D31_1
D12	IO_L2N_A14_D30_1
F8	IO_L3P_A13_D29_1
G9	IO_L3N_A12_D28_1
C12	IO_L4P_A11_D27_1
D13	IO_L4N_VREF_A10_D26_1
G8	IO_L5P_A9_D25_1
F7	IO_L5N_A8_D24_1
F12	IO_L6P_A7_D23_1
F13	IO_L6N_A6_D22_1
D8	IO_L7P_A5_D21_1
E7	IO_L7N_A4_D20_1
G13	IO_L8P_CC_A3_D19_1
H13	IO_L8N_CC_A2_D18_1
D7	IO_L9P_CC_A1_D17_1
C6	IO_L9N_CC_A0_D16_1
T8	IO_L0P_CC_RS1_2
T7	IO_L0N_CC_RS0_2
R15	IO_L1P_CC_A25_2
T16	IO_L1N_CC_A24_2
R9	IO_L2P_A23_2
T9	IO_L2N_A22_2
V18	IO_L3P_A21_2
V17	IO_L3N_A20_2
P10	IO_L4P_FCS_B_2
P9	IO_L4N_VREF_FOE_B_MOSI_2
U16	IO_L5P_FWE_B_2
V16	IO_L5N_CSO_B_2
N10	IO_L6P_D7_2
M10	IO_L6N_D6_2
T14	IO_L7P_D5_2
T13	IO_L7N_D4_2
N11	IO_L8P_D3_2
M11	IO_L8N_D2_FS2_2
P13	IO_L9P_D1_FS1_2
P12	IO_L9N_D0_FS0_2

XC5VLX30FF324

3. I/O Banks 3 and 4

U?C	
A8	IO_L0P_CC_GC_3
A9	IO_L0N_CC_GC_3
B9	IO_L1P_CC_GC_3
B10	IO_L1N_CC_GC_3
E9	IO_L2P_GC_VRN_3
D9	IO_L2N_GC_VRP_3
E10	IO_L3P_GC_3
E11	IO_L3N_GC_3
C8	IO_L4P_GC_3
B8	IO_L4N_GC_VREF_3
D10	IO_L5P_GC_3
C10	IO_L5N_GC_3
A6	IO_L6P_GC_3
A7	IO_L6N_GC_3
B11	IO_L7P_GC_3
C11	IO_L7N_GC_3
B6	IO_L8P_GC_3
C7	IO_L8N_GC_3
A11	IO_L9P_GC_3
A12	IO_L9N_GC_3
U15	IO_L0P_GC_D15_4
V15	IO_L0N_GC_D14_4
V7	IO_L1P_GC_D13_4
V6	IO_L1N_GC_D12_4
V13	IO_L2P_GC_D11_4
V12	IO_L2N_GC_D10_4
V8	IO_L3P_GC_D9_4
U8	IO_L3N_GC_D8_4
U14	IO_L4P_GC_4
U13	IO_L4N_GC_VREF_4
U10	IO_L5P_GC_4
U9	IO_L5N_GC_4
R12	IO_L6P_GC_4
T12	IO_L6N_GC_4
V11	IO_L7P_GC_VRN_4
V10	IO_L7N_GC_VRP_4
U11	IO_L8P_CC_GC_4
T11	IO_L8N_CC_GC_4
R11	IO_L9P_CC_GC_4
R10	IO_L9N_CC_GC_4

XC5VLX30FF324

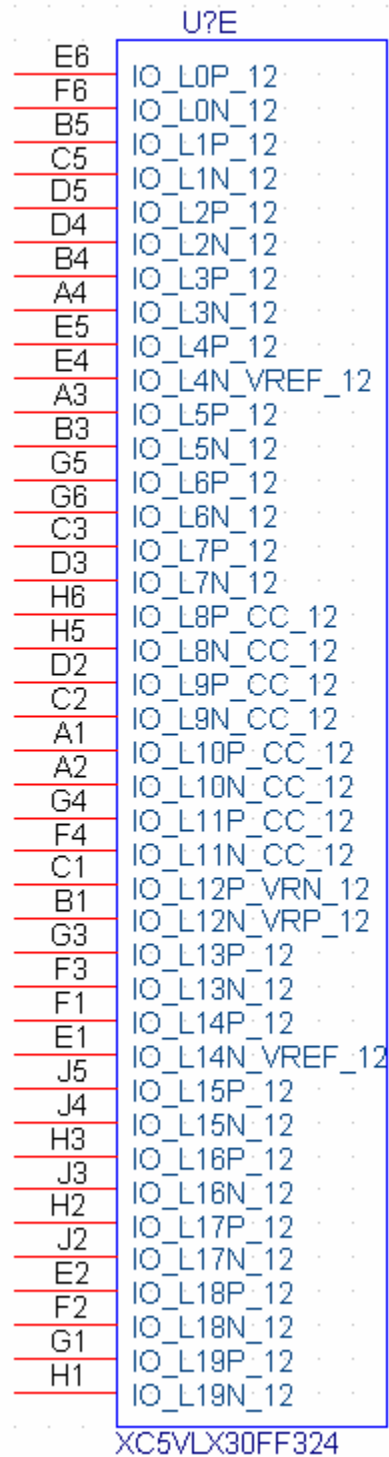
4. I/O Bank 11

U?D

C15	IO_L0P_11
C16	IO_L0N_11
A13	IO_L1P_11
A14	IO_L1N_11
B14	IO_L2P_11
B15	IO_L2N_11
B16	IO_L3P_11
A16	IO_L3N_11
D14	IO_L4P_11
E14	IO_L4N_VREF_11
A17	IO_L5P_11
A18	IO_L5N_11
C13	IO_L6P_11
B13	IO_L6N_11
B18	IO_L7P_11
C17	IO_L7N_11
F14	IO_L8P_CC_11
G14	IO_L8N_CC_11
F16	IO_L9P_CC_11
E16	IO_L9N_CC_11
E17	IO_L10P_CC_11
D17	IO_L10N_CC_11
D15	IO_L11P_CC_11
E15	IO_L11N_CC_11
D18	IO_L12P_VRN_11
C18	IO_L12N_VRP_11
H15	IO_L13P_11
G15	IO_L13N_11
F18	IO_L14P_11
F17	IO_L14N_VREF_11
H16	IO_L15P_11
G16	IO_L15N_11
H18	IO_L16P_11
G18	IO_L16N_11
H17	IO_L17P_11
J17	IO_L17N_11
K17	IO_L18P_11
J18	IO_L18N_11
J15	IO_L19P_11
J14	IO_L19N_11

XC5VLX30FF324

5. I/O Bank 12



6. I/O Banks 13 and 18

	U?F
K15	IO_L0P_13
L16	IO_L0N_13
L17	IO_L1P_13
K16	IO_L1N_13
K14	IO_L2P_13
L14	IO_L2N_13
M18	IO_L3P_13
L18	IO_L3N_13
L13	IO_L4P_13
M13	IO_L4N_VREF_13
P18	IO_L5P_13
N18	IO_L5N_13
M14	IO_L6P_13
N15	IO_L6N_13
P17	IO_L7P_13
R17	IO_L7N_13
M15	IO_L8P_CC_13
M16	IO_L8N_CC_13
N16	IO_L9P_CC_13
N17	IO_L9N_CC_13
K5	IO_L0P_18
K4	IO_L0N_18
K2	IO_L1P_18
K1	IO_L1N_18
L6	IO_L2P_18
M6	IO_L2N_18
L2	IO_L3P_18
L1	IO_L3N_18
L4	IO_L4P_18
L3	IO_L4N_VREF_18
N1	IO_L5P_18
M1	IO_L5N_18
M4	IO_L6P_18
M3	IO_L6N_18
N2	IO_L7P_18
N3	IO_L7N_18
N5	IO_L8P_CC_18
M5	IO_L8N_CC_18
P2	IO_L9P_CC_18
P3	IO_L9N_CC_18
R2	IO_L10P_CC_18
R1	IO_L10N_CC_18
N6	IO_L11P_CC_18
P5	IO_L11N_CC_18
T2	IO_L12P_VRN_18
T1	IO_L12N_VRP_18
N7	IO_L13P_18
P7	IO_L13N_18
V1	IO_L14P_18
U1	IO_L14N_VREF_18
P4	IO_L15P_18
R4	IO_L15N_18
V2	IO_L16P_18
V3	IO_L16N_18
R5	IO_L17P_18
R6	IO_L17N_18
U3	IO_L18P_18
T3	IO_L18N_18
T4	IO_L19P_18
U4	IO_L19N_18

XC5VLX30FF324

7. Power

U?G	
D1	T5
J1	N4
P1	K3
B2	
M2	N14
U2	M17
E3	
R3	G2
H4	F5
V4	C4
A5	
L5	J16
D6	F15
K6	C14
P6	
G7	U12
J7	P11
L7	
U7	D11
H8	A10
K8	
C9	V9
N9	R8
F10	
T10	E8
J11	B7
B12	
H12	T15
K12	R18
M12	
E13	L12
J13	J12
R13	K11
H14	H11
V14	L8
A15	J8
L15	K7
D16	
P16	K13
B17	G12
G17	M7
U17	H7
E18	J6
K18	
GND	

XC5VLX30FF324

Document Revision History

	Revision	Date	By	Comments
1	1.01	Dec 26, 06	LD	Initial Release