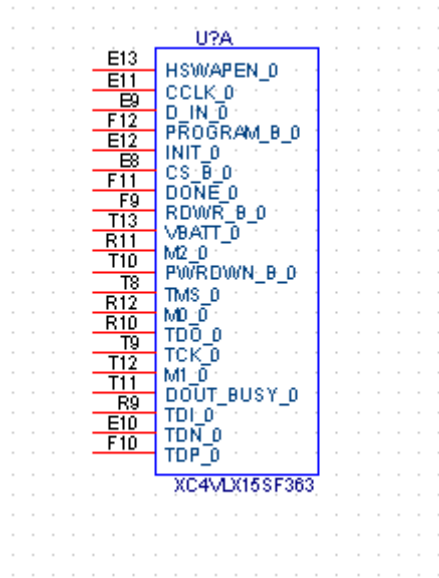


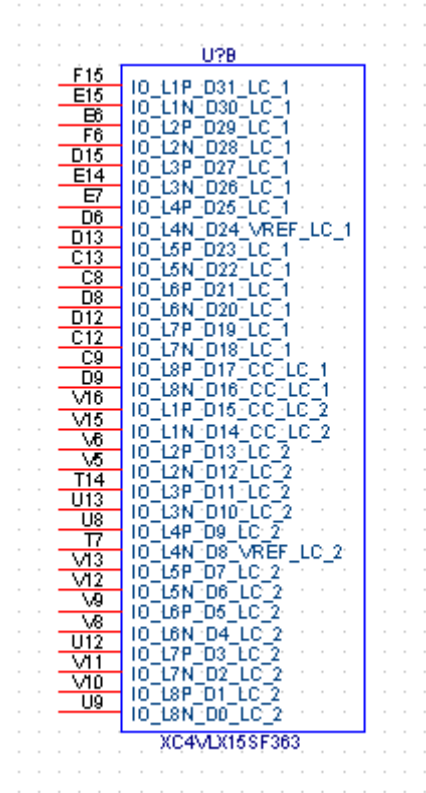
Schematic Symbol for XC4VLX15SF363

The Schematic symbol consists of 8 heterogeneous parts that are listed below:

1. Programming Interface



2. I/O Banks 1 and 2



3. I/O Banks 3 and 4

U?C

B12	IO_L1P_GC_CC_LC_3
A11	IO_L1N_GC_CC_LC_3
A10	IO_L2P_GC_VRN_LC_3
B9	IO_L2N_GC_VRP_LC_3
C11	IO_L3P_GC_LC_3
B11	IO_L3N_GC_LC_3
B10	IO_L4P_GC_LC_3
C10	IO_L4N_GC_VREF_LC_3
B13	IO_L5P_GC_LC_3
A13	IO_L5N_GC_LC_3
A8	IO_L6P_GC_LC_3
B8	IO_L6N_GC_LC_3
B14	IO_L7P_GC_LC_3
A14	IO_L7N_GC_LC_3
A7	IO_L8P_GC_LC_3
B7	IO_L8N_GC_LC_3
W13	IO_L1P_GC_LC_4
W12	IO_L1N_GC_LC_4
Y5	IO_L2P_GC_LC_4
W5	IO_L2N_GC_LC_4
Y12	IO_L3P_GC_LC_4
Y11	IO_L3N_GC_LC_4
Y6	IO_L4P_GC_LC_4
W6	IO_L4N_GC_VREF_LC_4
W11	IO_L5P_GC_LC_4
W10	IO_L5N_GC_LC_4
Y7	IO_L6P_GC_LC_4
W7	IO_L6N_GC_LC_4
Y10	IO_L7P_GC_VRN_LC_4
Y9	IO_L7N_GC_VRP_LC_4
W9	IO_L8P_GC_CC_LC_4
W8	IO_L8N_GC_CC_LC_4

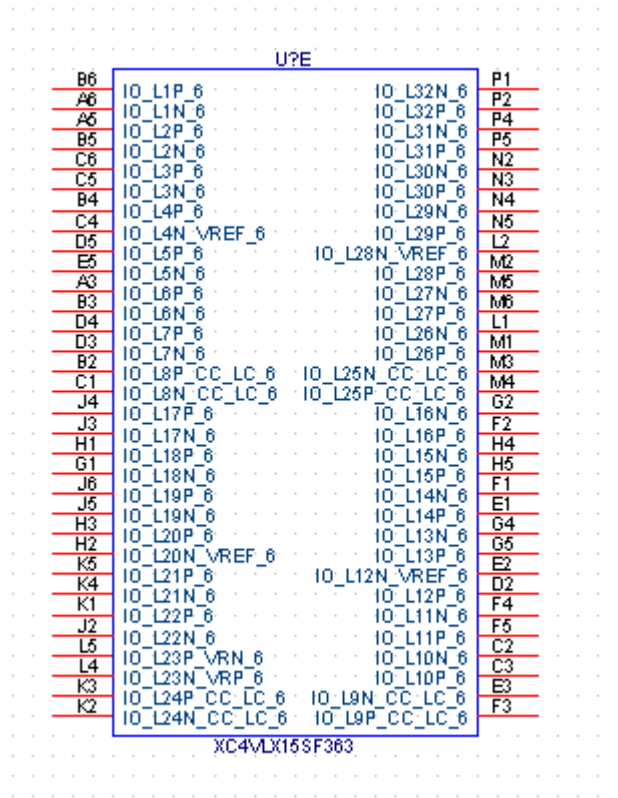
XC4VLX15SF363

4. I/O Bank 5

U?D			
B15			P20
A15	IO_L1P_5	IO_L32N_5	P19
A16	IO_L1N_5	IO_L32P_5	P17
B16	IO_L2P_5	IO_L31N_5	P16
C15	IO_L2N_5	IO_L31P_5	N19
C16	IO_L3P_5	IO_L30N_5	N18
B17	IO_L3N_5	IO_L30P_5	N17
C17	IO_L4P_5	IO_L29N_5	N16
D16	IO_L4N_VREF_5	IO_L29P_5	L19
E16	IO_L5P_5	IO_L28N_VREF_5	M19
A18	IO_L5N_5	IO_L28P_5	M16
B18	IO_L6P_5	IO_L27N_5	M15
D17	IO_L6N_5	IO_L27P_5	L20
D18	IO_L7P_5	IO_L26N_5	M20
B19	IO_L7N_5	IO_L26P_5	M18
C20	IO_L8P_CC_LC_5	IO_L25N_CC_LC_5	M17
J17	IO_L8N_CC_LC_5	IO_L25P_CC_LC_5	G19
J18	IO_L17P_5	IO_L16N_5	F19
H20	IO_L17N_5	IO_L16P_5	H17
G20	IO_L18P_5	IO_L15N_5	H16
J15	IO_L18N_5	IO_L15P_5	F20
J16	IO_L19P_5	IO_L14N_5	E20
H18	IO_L19N_5	IO_L14P_5	G17
H19	IO_L20P_5	IO_L13N_5	G16
K16	IO_L20N_VREF_5	IO_L13P_5	E19
K17	IO_L21P_5	IO_L12N_VREF_5	D19
K20	IO_L21N_5	IO_L12P_5	F17
J19	IO_L22P_5	IO_L11N_5	F16
L16	IO_L22N_5	IO_L11P_5	C19
L17	IO_L23P_VRN_5	IO_L10N_5	C18
K18	IO_L23N_VRP_5	IO_L10P_5	E18
K19	IO_L24P_CC_LC_5	IO_L9N_CC_LC_5	F18
	IO_L24N_CC_LC_5	IO_L9P_CC_LC_5	

XC4VLX15SF363

5. I/O Bank 6

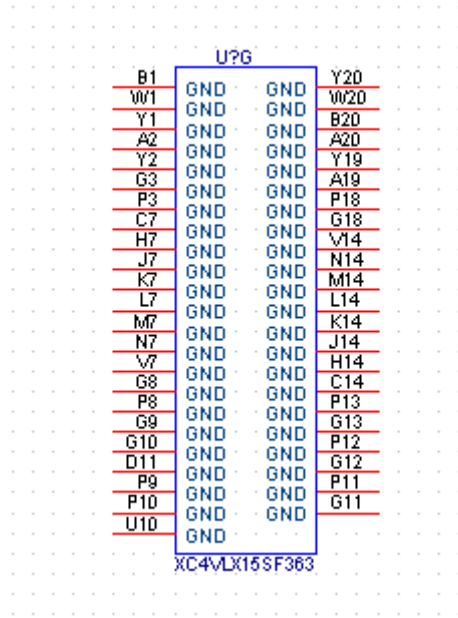


6. I/O Banks 7 and 8

U?F			
T17	IO_L25P_CC_LC_7	IO_L24N_CC_LC_8	R3
T18	IO_L25N_CC_LC_7	IO_L24P_CC_LC_8	R4
U18	IO_L26P_7	IO_L23N_VRP_8	T1
U19	IO_L26N_7	IO_L23P_VRN_8	T2
T15	IO_L27P_7	IO_L21N_8	R5
U15	IO_L27N_7	IO_L21P_8	R6
V19	IO_L28P_7	IO_L20N_VREF_8	R1
V20	IO_L28N_VREF_7	IO_L20P_8	R2
U16	IO_L29P_7	IO_L32N_8	V3
U17	IO_L29N_7	IO_L32P_8	V4
W18	IO_L30P_7	IO_L31N_8	W4
W19	IO_L30N_7	IO_L31P_8	Y4
Y17	IO_L31P_7	IO_L30N_8	W2
W17	IO_L31N_7	IO_L30P_8	W3
V17	IO_L32P_7	IO_L29N_8	U4
V18	IO_L32N_7	IO_L29P_8	U5
R19	IO_L20P_7	IO_L28N_VREF_8	V1
R20	IO_L20N_VREF_7	IO_L28P_8	V2
R15	IO_L21P_7	IO_L27N_8	U6
R16	IO_L21N_7	IO_L27P_8	T6
T19	IO_L23P_VRN_7	IO_L26N_8	T3
T20	IO_L23N_VRP_7	IO_L26P_8	T4
R17	IO_L24P_CC_LC_7	IO_L25N_CC_LC_8	U2
R18	IO_L24N_CC_LC_7	IO_L25P_CC_LC_8	U3

XC4VLX15SF363

7. Ground



8. Power

U?H			
H6	VCCAUX	VCC0_8	T5
N6	VCCAUX	VCC0_8	Y3
F8	VCCAUX	VCC0_8	U1
R8	VCCAUX	VCC0_8	U20
F13	VCCAUX	VCC0_7	Y18
R13	VCCAUX	VCC0_7	T16
H15	VCCAUX	VCC0_7	L6
N15	VCCAUX	VCC0_6	K6
G6	VCCAUX	VCC0_6	E4
P6	VCCINT	VCC0_6	A4
F7	VCCINT	VCC0_6	L3
G7	VCCINT	VCC0_6	N1
P7	VCCINT	VCC0_6	J1
R7	VCCINT	VCC0_6	D1
F14	VCCINT	VCC0_6	N20
G14	VCCINT	VCC0_5	J20
P14	VCCINT	VCC0_5	D20
R14	VCCINT	VCC0_5	L18
G15	VCCINT	VCC0_5	E17
P15	VCCINT	VCC0_5	A17
D10	VCC0_0	VCC0_5	L15
U11	VCC0_0	VCC0_5	K15
D7	VCC0_0	VCC0_5	Y13
D14	VCC0_1	VCC0_4	Y8
U7	VCC0_2	VCC0_3	A12
U14	VCC0_2	VCC0_3	A9

XC4VLX15SF363

9. Revision History

	Revision	Date	By	Comments
1	1.01	Jan 30, 2007	MD	Initial Release