

Schematic Symbol for XC3S50-PQ208

The symbol consists of 4 heterogeneous parts, each of them listed below:

1. I/O Banks 0 to 3

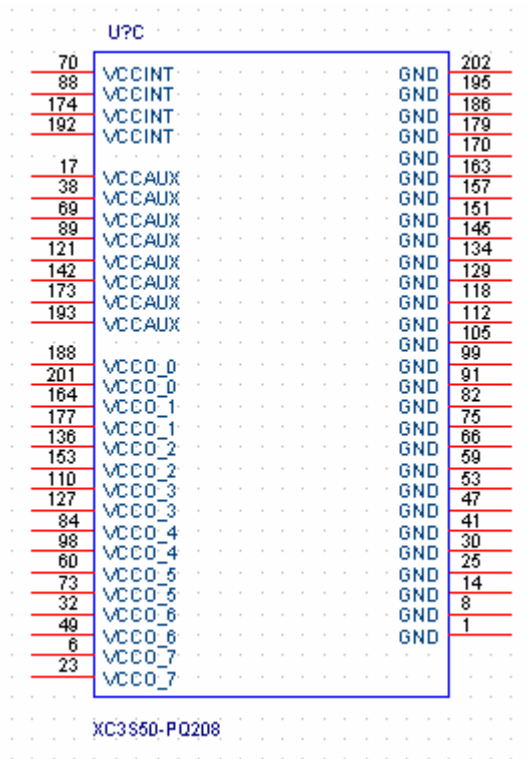
U?A		
189	IO	N.C.
197	IO	N.C.
205	IO^VREF_0	N.C.
204	IO_L01N_0^VRP_0	N.C.
203	IO_L01P_0^VRN_0	N.C.
199	IO_L25N_0	N.C.
198	IO_L25P_0	N.C.
196	IO_L27N_0	N.C.
194	IO_L27P_0	N.C.
191	IO_L30N_0	IO_L40P_3
190	IO_L30P_0	IO_L40N_3^VREF_3
187	IO_L31N_0	IO_L24P_3
185	IO_L31P_0^VREF_0	IO_L24N_3
167	IO	IO_L23P_3^VREF_3
175	IO	IO_L23N_3
182	IO	IO_L22P_3
162	IO	IO_L22N_3
161	IO_L01N_1^VRP_1	IO_L21P_3
166	IO_L01P_1^VRN_1	IO_L21N_3
165	IO_L10N_1^VREF_1	IO_L20P_3
169	IO_L10P_1	IO_L20N_3
168	IO_L27N_1	IO_L19P_3
172	IO_L27P_1	IO_L19N_3
171	IO_L28N_1	IO_L01P_3^VRN_3
178	IO_L28P_1	IO_L01N_3^VRP_3
176	IO_L31N_1^VREF_1	IO_L40P_2^VREF_2
184	IO_L31P_1	IO_L40N_2
183	IO_L32N_0/GCLK7	IO_L24P_2
181	IO_L32P_0/GCLK6	IO_L24N_2
180	IO_L32N_1/GCLK5	IO_L23P_2
156	IO_L32P_1/GCLK4	IO_L23N_2^VREF_2
155	IO	IO_L22P_2
152	IO	IO_L22N_2
150	IO_L01N_2^VRP_2	IO_L21P_2
150	IO_L01P_2^VRN_2	IO_L21N_2
150	IO_L19N_2	IO_L20P_2
150	IO_L19P_2	IO_L20N_2
108	N.C.	108
109	N.C.	109
126	N.C.	126
128	N.C.	128
135	N.C.	135
137	N.C.	137
154	N.C.	154
200	N.C.	200
130	N.C.	130
131	IO_L40P_3	131
124	IO_L40N_3^VREF_3	124
125	IO_L24P_3	125
122	IO_L24N_3	122
123	IO_L23P_3^VREF_3	123
119	IO_L23N_3	119
120	IO_L22P_3	120
116	IO_L22N_3	116
117	IO_L21P_3	117
114	IO_L21N_3	114
115	IO_L20P_3	115
111	IO_L20N_3	111
113	IO_L19P_3	113
106	IO_L19N_3	106
107	IO_L01P_3^VRN_3	107
132	IO_L01N_3^VRP_3	132
133	IO_L40P_2^VREF_2	133
138	IO_L40N_2	138
139	IO_L24P_2	139
140	IO_L24N_2	140
141	IO_L23P_2	141
143	IO_L23N_2^VREF_2	143
144	IO_L22P_2	144
146	IO_L22N_2	146
147	IO_L21P_2	147
148	IO_L21N_2	148
149	IO_L20P_2	149
149	IO_L20N_2	149

XC3S50-PQ208

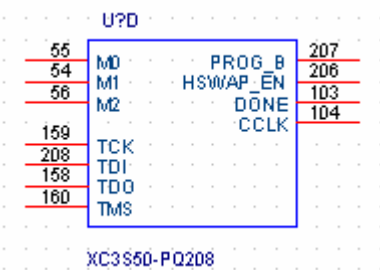
2. I/O Banks 4 to 7

U?B			
93	IO		24
85	IO/VREF_4	N.C.	22
102	IO/VREF_4	N.C.	5
101	IO/VREF_4	N.C.	4
100	IO_L01N_4/VRP_4	N.C.	96
95	IO_L01P_4/VRN_4	N.C.	97
94	IO_L25N_4	N.C.	50
92	IO_L25P_4	N.C.	33
90	IO_L27N_4/DIN/D0	N.C.	31
87	IO_L27P_4/D1	N.C.	
86	IO_L30N_4/D2		26
83	IO_L30P_4/D3	IO_L40P_7	27
81	IO_L31N_4/INIT_BD_L40N_7/VREF_7		20
81	IO_L31P_4/DOUT/BUSY	IO_L24P_7	21
63	IO	IO_L24N_7	21
71	IO	IO_L23P_7	18
78	IO	IO_L23N_7	19
58	IO/VREF_5	IO_L23N_7	15
57	IO_L01N_5/RDWR_B	IO_L22P_7	16
62	IO_L01P_5/CS_B	IO_L22N_7	12
61	IO_L10N_5/VRP_5	IO_L21P_7	13
65	IO_L10P_5/VRN_5	IO_L21N_7	10
64	IO_L27N_5/VREF_5	IO_L20P_7	11
68	IO_L27P_5	IO_L20N_7	7
67	IO_L28N_5/D6	IO_L19P_7	9
74	IO_L28P_5/D7	IO_L19N_7/VREF_7	2
72	IO_L31N_5/D4	IO_L01P_7/VRN_7	3
	IO_L31P_5/D5	IO_L01N_7/VRP_7	28
		IO_L40P_6/VREF_6	29
80	IO_L32N_4/GCLK1	IO_L40N_6	34
79	IO_L32P_4/GCLK0	IO_L24P_6	35
77	IO_L32N_5/GCLK0	IO_L24N_6/VREF_6	36
76	IO_L32P_5/GCLK2	IO_L23P_6	37
		IO_L23N_6	39
52	IO_L01N_6/VRP_6	IO_L22P_6	40
51	IO_L01P_6/VRN_6	IO_L22N_6	42
48	IO_L19N_6	IO_L21P_6	43
46	IO_L19P_6	IO_L21N_6	
45	IO_L20N_6		
44	IO_L20P_6		

3. Power and Ground



4. JTAG and Configuration



5. Document Revision History

	Revision	Date	By	Comments
1	1.00	Dec 15, 07	AC	Initial Release