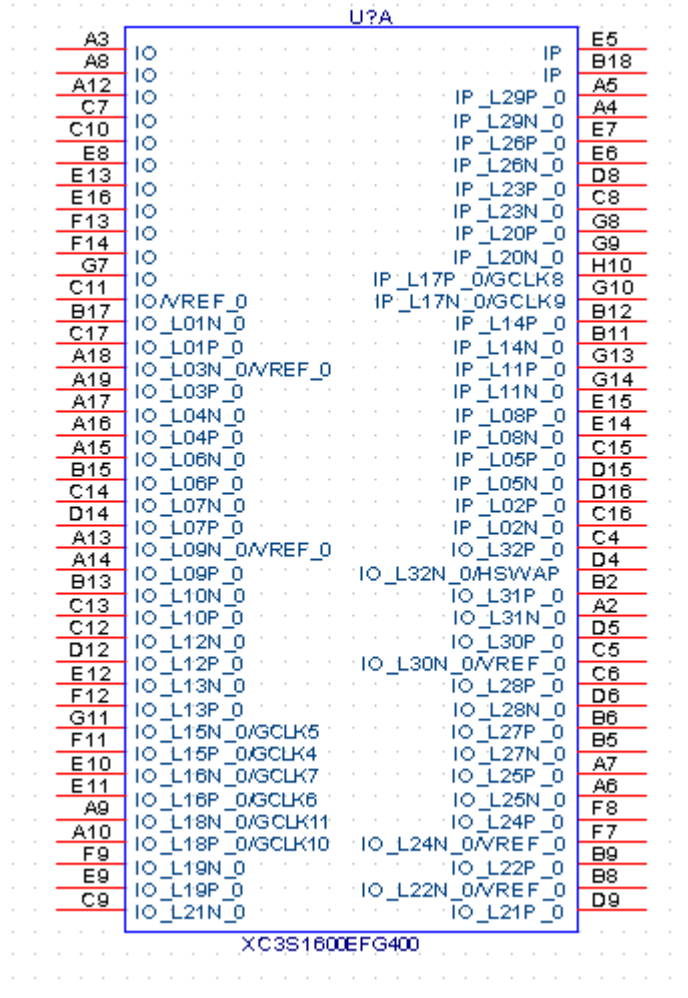


## Schematic Symbol for XC3S1600EFG400

The Schematic symbol consists of 6 heterogeneous parts that are listed below:

### 1. IO bank 0



## 2. IO bank 1

U?B			
U18	IO_L01N_1/A15	IP/VREF_1	K18
U17	IO_L01P_1/A16	IP/VREF_1	E19
T18	IO_L02N_1/A13	IP	R19
T17	IO_L02P_1/A14	IP	R16
V19	IO_L03N_1/VREF_1	IP	P15
U19	IO_L03P_1	IP	N20
W20	IO_L04N_1	IP	N14
V20	IO_L04P_1	IP	M20
R18	IO_L05N_1	IP	L18
R17	IO_L05P_1	IP	J15
T20	IO_L06N_1	IP	H14
U20	IO_L06P_1	IP	G18
P18	IO_L07N_1	IP	G15
P17	IO_L07P_1	IP	B20
P20	IO_L08N_1/VREF_1	IO_L30P_1/LDC1	C20
R20	IO_L08P_1	IO_L30N_1/LDC2	C19
P16	IO_L09N_1	IO_L29P_1/HDC	E18
N16	IO_L09P_1	IO_L29N_1/LDC0	D18
N19	IO_L10N_1	IO_L28P_1	E20
N18	IO_L10P_1	IO_L28N_1	D20
N15	IO_L11N_1	IO_L27P_1	F17
M15	IO_L11P_1	IO_L27N_1	F18
M18	IO_L12N_1/A11	IO_L26P_1	F20
M17	IO_L12P_1/A12	IO_L26N_1	F19
L19	IO_L13N_1/VREF_1	IO_L25P_1	F16
M19	IO_L13P_1	IO_L25N_1	G16
L16	IO_L14N_1/A9/RHCLK1	IO_L24P_1	G20
M16	IO_L14P_1/A10/RHCLK0	IO_L24N_1/VREF_1	H20
L14	IO_L15N_1/A7/RHCLK3/TRDY1	IO_L23P_1	H17
L15	IO_L15P_1/A8/RHCLK2	IO_L23N_1	H18
K14	IO_L16N_1/A5/RHCLK5	IO_L22P_1	H16
K13	IO_L16P_1/A6/RHCLK4/RDY1	IO_L22N_1	H15
J20	IO_L17N_1/A3/RHCLK7	IO_L21P_1	J19
K20	IO_L17P_1/A4/RHCLK6	IO_L21N_1	H19
K16	IO_L18N_1/A1	IO_L20P_1	J18
J16	IO_L18P_1/A2	IO_L20N_1	J17
J13	IO_L19N_1/A0	IO_L19P_1	J14

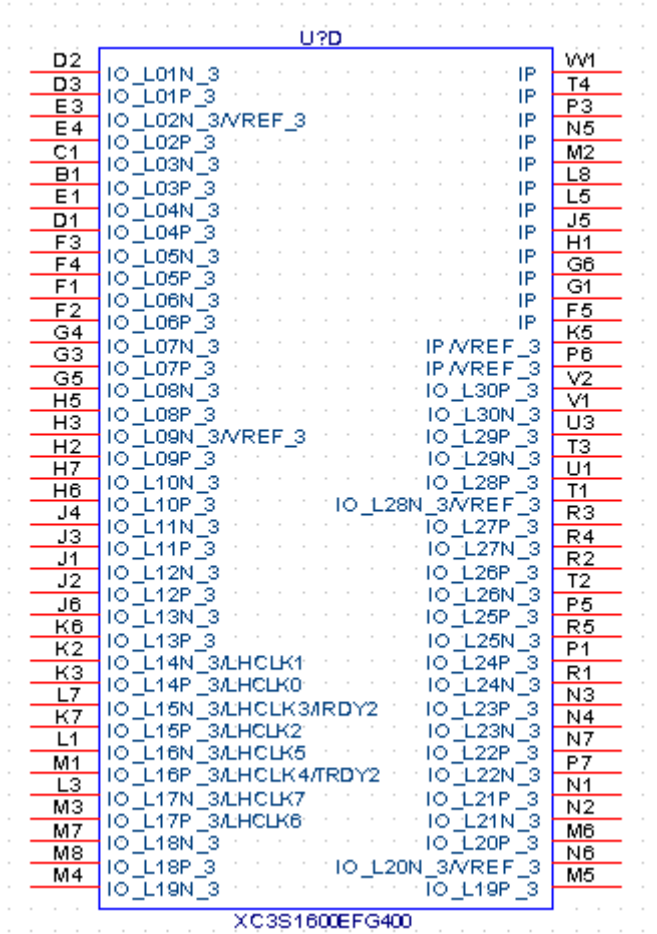
XC3S1600EFG400

### 3. IO bank 2

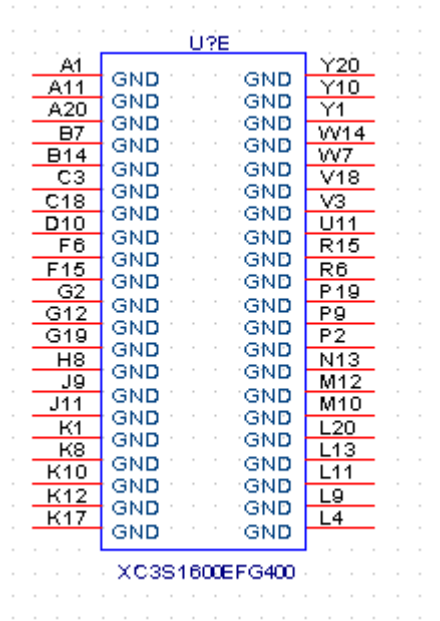
U?C			
P8	IO	IP	T16
P13	IO	IP	W3
R9	IO	IP	Y16
R13	IO	IP_L29P_2	W16
W15	IO	IP_L29N_2	V15
Y5	IO	IP_L26P_2	V14
Y7	IO	IP_L26N_2	T14
Y13	IO	IP_L23P_2	T13
N11	IO	IP_L23N_2/VREF_2	R12
T11	IO/D5	IP_L20P_2	T12
Y3	IO/M1	IP_L20N_2	P11
Y17	IO/VREF_2	IP_L17P_2/RDWR_B/GCLK0	P12
V4	IO/VREF_2	IP_L17N_2/M2/GCLK1	T9
U4	IO_L01N_2/INIT_B	IP_L14P_2	T10
V5	IO_L01P_2/CSO_B	IP_L14N_2/VREF_2	T8
U5	IO_L03N_2/MOSI/CSI_B	IP_L11P_2	R8
Y4	IO_L03P_2/DOUT/BUSY	IP_L11N_2	W6
W4	IO_L04N_2	IP_L08P_2	Y6
T6	IO_L04P_2	IP_L08N_2	U6
T5	IO_L06N_2	IP_L05P_2	V6
U7	IO_L06P_2	IP_L05N_2	W2
V7	IO_L07N_2	IP_L02P_2	Y2
R7	IO_L07P_2	IP_L02N_2	Y19
T7	IO_L09N_2/VREF_2	IO_L32P_2/VS0/A17	W19
V8	IO_L09P_2	IO_L32N_2/CLK	W18
W8	IO_L10N_2	IO_L31P_2/VS2/A19	Y18
U9	IO_L10P_2	IO_L31N_2/VS1/A18	U16
V9	IO_L12N_2	IO_L30P_2/A21	V16
Y8	IO_L12P_2	IO_L30N_2/A20	U15
Y9	IO_L13N_2	IO_L28P_2	T15
W10	IO_L13P_2	IO_L28N_2	Y15
W9	IO_L15N_2/D6/GCLK13	IO_L27P_2/A23	Y14
P10	IO_L15P_2/D7/GCLK12	IO_L27N_2/A22	R14
R10	IO_L16N_2/D3/GCLK15	IO_L25P_2	P14
V11	IO_L16P_2/D4/GCLK14	IO_L25N_2	V13
V10	IO_L18N_2/D1/GCLK3	IO_L24P_2	U13
Y12	IO_L18P_2/D2/GCLK2	IO_L24N_2	W13
Y11	IO_L19N_2/DIN/D0	IO_L22P_2	W12
U12	IO_L19P_2/M0	IO_L22N_2/VREF_2	V12
	IO_L21N_2	IO_L21P_2	

XC3S1600EFG400

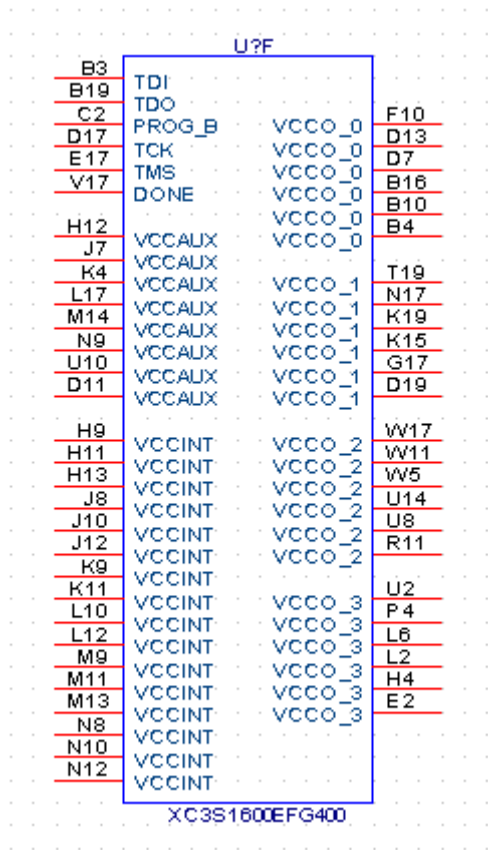
#### 4. IO bank 3



## 5. Ground Power



## 6. Power



## 7. Revision History

Revision	Date	By	Comments	
1	1.01	March 15, 2007	MD	Initial Release